

Práctica 1. Introducción al entorno Xilinx ISE.

Modificaciones al boletín.

1. Objetivos

Este documento corrige algunos aspectos del boletín de la práctica 1 para adaptarla a la tarjeta Digilent Spartan 3.

2. Modificaciones

1. Creación de un nuevo proyecto

Los datos de la FPGA que se va a usar, tal como se introducen al crear el proyecto, son los siguientes:

Device Family	Spartan 3
Device	XC3S200
Package	FT256
Speed Grade	-5

3.1. Creación de un banco de pruebas

En la ventana *Initialize Timing* hay que seleccionar la opción de circuito combinatorial, lo demás se deja como está por defecto.

4. Implementación del diseño

La asignación de pines y de pulsadores no es correcta. En nuestro caso se utilizarán SW4, SW5, SW6 y SW7 como entradas, y la asignación de pines, que se hace desde la opción *Assign Package Pins* y no *Edit Implementation Constraints* será:

A	k13
B	k14
C	j13
D	j14
Z	k12

5. Descargar el fichero de configuración

La descripción del boletín es correcta, pero las figuras no. En nuestro caso aparecerán dos dispositivos, la FPGA a la izquierda y una memoria XCF02 a la derecha. Cuando la FPGA aparece coloreada en verde y se abre la ventana de diálogo de la programación, se debe seleccionar el fichero *pocas.bit*. Cuando se selecciona la memoria en la misma ventana de selección de fichero se presionará la opción *bypass*. Posteriormente pulsando sobre la FPGA con el botón derecho, seleccionar la opción de programar y una vez cargado el fichero, se puede comenzar a ejecutar la tabla de verdad en la tarjeta.